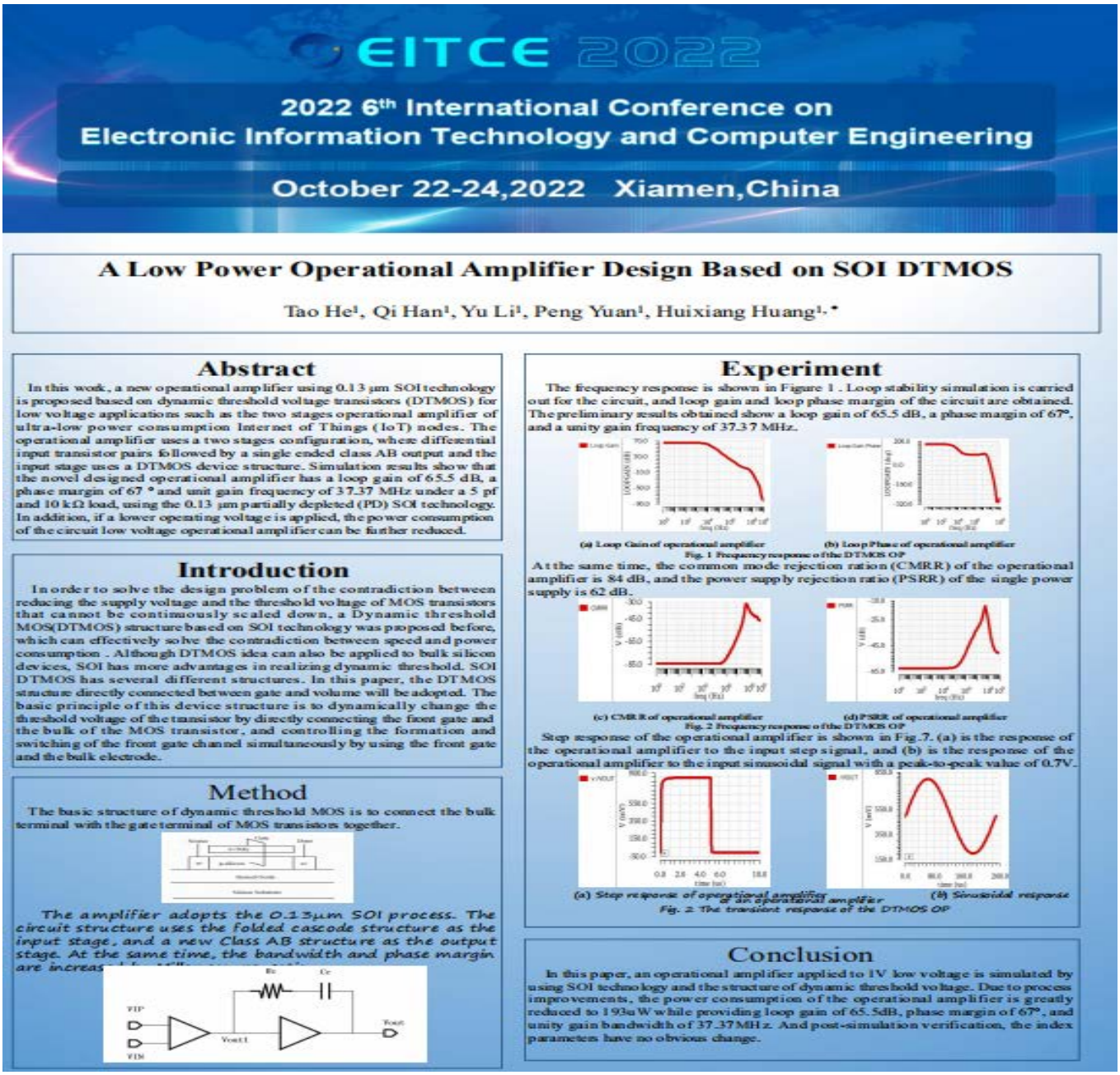
基于 DTMOS 的 SOI 运放

一.成果完成人及所在单位： 何涛，光电与通信工程学院 指导教师：黄辉祥

二.成果简介：

文章首先对 SOI 工艺和 DTMOS 结构的优势进行阐述，然后通过对二级运放各个指标的仿真，充分验证了 SOI 工艺和 DTMOS 结构在集成电路的低压低功耗的设计上拥有极大的优势。

三. 主要研究内容及创新点：



四. 主要研究成果及应用情况

在第六届电子信息技术与计算机工程国际学术会议参展并发表论文一篇

联系人：何涛， 电 话：19835670248 Email:1359993584@qq.com